



**Weidmüller** 

# Abschlussarbeit

Im Bereich Elektronikentwicklung

Thema: „Field Programmable Gate Array (FPGA) Implementierung und Weiterentwicklung eines Power Link IP Cores“

Dienstsitz: Detmold

## Ihr Aufgabengebiet

- Entwicklung von IP Elementen in VHDL
- Konfigurierung eines System-on-Chip im FPGA
- Programmierung von hardwarenahen Modulen in C
- Entwicklung und Aufbau einer Test-Hardware
- Testen der Implementierung sowie Inbetriebnahme

## Ihr Profil

- Studiengang: Elektrotechnik, Elektronik, Technische Informatik oder ein vergleichbarer Studiengang
- Beginn: 01.03.2015 oder später
- Dauer: 3 - 6 Monate
- Gute Kenntnisse in VHDL und C
- Kenntnisse im Bereich Elektrotechnik
- Interesse und Spaß an komplexen Aufgaben
- Hohe Motivation und Teamfähigkeit

**Weidmüller –  
Partner der Industrial Connectivity.**

Als erfahrene Experten unterstützen wir unsere Kunden und Partner auf der ganzen Welt mit Produkten, Lösungen und Services im industriellen Umfeld von Energie, Signalen, Daten. Wir sind in ihren Branchen und Märkten zu Hause und kennen die technologischen Herausforderungen von morgen. So entwickeln wir immer wieder innovative, nachhaltige und wertschöpfende Lösungen für ihre individuellen Anforderungen. Gemeinsam setzen wir Maßstäbe in der Industrial Connectivity.



Haben Sie Interesse? Wir freuen uns über Ihre Bewerbung unter Angaben der entsprechenden Position auf unserer Internetseite.

Weidmüller Interface GmbH & Co. KG  
Klingenbergstraße 16  
32758 Detmold, Germany

Ansprechpartner: Melanie Amelunxen

[www.weidmueller-jobs.de](http://www.weidmueller-jobs.de)